FIG_1

CSi	$CS_i \to CS_{i+1}$	$CS_i \to CS_{i-1}$
CS1	$AV\_RXQUAL\_LT < CS\_QUAL\_UL\_1\_2$	Impossible
CS2	$AV\_RXQUAL\_LT < CS\_QUAL\_UL\_2\_3$	$AV\_RXQUAL\_LT > CS\_QUAL\_UL\_1\_2 + CS\_HST\_UL\_LT$ OU $AV\_RXQUAL\_ST > CS\_QUAL\_UL\_1\_2 + CS\_HST\_UL\_ST$
CS3	$AV\_RXQUAL\_LT < CS\_QUAL\_UL\_3\_4$	$AV\_RXQUAL\_LT > CS\_QUAL\_UL\_2\_3 + CS\_HST\_UL\_LT$ OU $AV\_RXQUAL\_ST > CS\_QUAL\_UL\_2\_3 + CS\_HST\_UL\_ST$
CS4	Impossible	$AV\_RXQUAL\_LT > CS\_QUAL\_UL\_3\_4 + CS\_HST\_UL\_LT$ OU $AV\_RXQUAL\_ST > CS\_QUAL\_UL\_3\_4 + CS\_HST\_UL\_ST$

FIG_2

	$CS_i \rightarrow CS_{i+1}$	$CS_i \rightarrow CS_{i-1}$
CSi		
CS1	AV_RXQUAL_LT<CS_QUAL_DL_1_2	Impossible
CS2	AV_RXQUAL_LT<CS_QUAL_DL_2_3	AV_RXQUAL_LT>CS_QUAL_DL_1_2+CS_HST_DL_LT OU AV_RXQUAL_ST>CS_QUAL_DL_1_2+CS_HST_DL_ST
CS3	AV_RXQUAL_LT<CS_QUAL_DL_3_4 AV_SIR>CS_SIR_DL_3_4	AV_RXQUAL_LT>CS_QUAL_DL_2_3+CS_HST_DL_LT OU AV_RXQUAL_ST>CS_QUAL_DL_2_3+CS_HST_DL_ST
CS4	Impossible	AV_SIR<CS_SIR_DL_3_4+CS_SIR_HST_DL